

朝陽科技大學
111學年度第2學期教學大綱

當期課號	2611	中文科名	數位邏輯設計與實作
授課教師	張巍騰	開課單位	資訊與通訊系
學分數	3	修課時數	4
		開課班級	日間部四年制1年級 B班
修習別	專業必修		
類別	一般課程		

本課程培養學生下列知識：

本課程是培養學生硬體設計能力之入門課程，課程內容將介紹基礎的進制系統、布林函數、組合邏輯設計與序向邏輯設計等，並搭配CPLD/FPGA與相關電子儀器進行電路實作。

- 1.瞭解進制系統的觀念與計算
- 2.能使用示波器與電源供應器等儀器
- 3.瞭解布林函數與邏輯電路的設計與化簡
- 4.熟悉序向邏輯設計的觀念
- 5.能進行電路佈線設計
- 6.能透過CPLD/FPGA進行電路實作

This course provides students in hardware design capacity. The course including: Basic binary system, Boolean function, combinational logic design, sequential logic design, and with the CPLD/FPGA and related electronic equipment for circuit implementation

每週授課主題

- 第01週：課程說明與簡介
- 第02週：數位系統概論
- 第03週：布林代數邏輯計算
- 第04週：基本邏輯閘介紹
- 第05週：卡諾圖簡化
- 第06週：組合邏輯設計-I
- 第07週：組合邏輯設計-II
- 第08週：期中復習
- 第09週：期中考
- 第10週：序向邏輯介紹
- 第11週：正反器介紹
- 第12週：CPLD / FPGA 介紹
- 第13週：暫存器/計數器介紹
- 第14週：單晶片與應用-I
- 第15週：單晶片與應用-II
- 第16週：設計範例-LED跑馬燈
- 第17週：設計範例-熱敏電阻
- 第18週：期末報告

成績及評量方式

- 期中考：20%
- 期末報告：20%
- 隨堂小考：20%
- 平時作業及出席：40%

證照、國家考試及競賽關係

本課程無證照、國家考試及競賽資料。

主要教材

- 1.數位邏輯設計林銘波全華圖書(教科書)

參考資料

書名：數位邏輯設計(第六版) 作者：林銘波 出版年(西元)：2017 出版社：全華圖書

建議先修課程

本課程無建議先修課程

教師資料

教師網頁：<http://www.cyut.edu.tw/~wtc6399/>

E-Mail：t2022051@cyut.edu.tw

Office Hour：

分機：

[\[關閉\]](#) [\[列印\]](#)

尊重智慧財產權，請勿不法影印。