

朝陽科技大學  
110學年度第2學期教學大綱

當期課號	2595	中文科名	微處理機系統
授課教師	蔡文宗	開課單位	資訊與通訊系
學分數	3	修課時數	3
		開課班級	日間部四年制2年級 B班
修習別	專業必修		
類別	一般課程		

#### 本課程培養學生下列知識：

本課程針對微處理機架構做整體的介紹，包括中央處理機簡介、記憶體單元架構、中斷控制的原理、學習程式語言知識、輸出輸入裝置的控制、並搭配實驗課程訓練學生。

- 1.瞭解中央處理機原理
- 2.熟悉記憶體單元架構
- 3.瞭解中斷程式原理
- 4.學習程式語言撰寫基礎
- 5.能使用程式控制基本輸出入裝置，如鍵盤與LED燈

This course gives an overview of microprocessor architecture, including central processor unit, memory unit, interrupt theory, knowledge of programming, input/output devices control, and with the experimental program to train students.

#### 每週授課主題

- 第01週：課程說明與簡介
- 第02週：計算機系統的主要架構
- 第03週：實驗板與設計流程簡介
- 第04週：微處理器簡介
- 第05週：微處理器設計與實驗
- 第06週：儲存系統簡介
- 第07週：記憶體存取控制與實驗
- 第08週：期中複習
- 第09週：期中考
- 第10週：基礎設計介紹-1 (本周授課教師因公務課程將異動)
- 第11週：基礎設計介紹-2 (本周授課教師因公務課程將異動)
- 第12週：輸出入裝置的設計
- 第13週：GPIO的控制與實驗
- 第14週：FIFO的控制與實驗
- 第15週：中斷與輪詢實驗
- 第16週：延遲與睡眠實驗
- 第17週：期末複習
- 第18週：期末考

#### 成績及評量方式

- 期中考：20%
- 期末考：10%
- 隨堂實驗：60%
- 隨堂測驗，作業及出席：10%

#### 證照、國家考試及競賽關係

本課程無證照、國家考試及競賽資料。

#### 主要教材

- 1.最新計算機組織與結構解名仁新文京開發(教科書)
- 2.參考自Altera及Terasic公司提供之資料(自製教材)

#### 參考資料

本課程無參考資料!

#### 建議先修課程

本課程無建議先修課程

#### 教師資料

教師網頁：<http://www.cyut.edu.tw/~azongtsai/>

E-Mail：[azongtsai@cyut.edu.tw](mailto:azongtsai@cyut.edu.tw)

Office Hour：

星期二,第3~4節,地點:L-740;

星期五,第5~6節,地點:L-740;

分機:7843

[\[關閉\]](#) [\[列印\]](#)

尊重智慧財產權，請勿不法影印。