朝陽科技大學
110學年度第1學期教學大綱

當期課號	2854			中文科名	硬體描述語言演練
授課教師	蔡文宗			開課單位	資訊與通訊系
學分數	1	修課時數	1	開課班級	日間部四年制3年級 A班
修習別	專業選修				
類別	一般課程				

本課程培養學生下列知識：

本課程是培養學生運用硬體描述語言之進階實作演練課程，課程內容是以硬體描述語言撰寫程式功能，並於SoPC開發板上實現所設計之軟硬體協同設計。

1.訓練硬體描述語言程式設計
2.能完成一軟硬體協同設計
3.能開發一可程式化系統晶片

This course is an advanced practical exercise that trains students using hardware description language to program functions and implement a hardware and software co-design on a SoPC development board.

每週授課主題

第01週：課程說明與簡介
第02週：FPGA架構、實驗板與設計流程簡介
第03週：邏輯電路設計與延伸演練
第04週：微處理器設計與延伸演練
第05週：通用型輸出入設計與延伸演練
第06週：模擬工具介紹與延伸演練
第07週：進階功能介紹與延伸演練
第08週：期中複習
第09週：期中檢討與心得報告
第10週：硬體描述語言介紹與延伸演練-1
第11週：硬體描述語言介紹與延伸演練-2
第12週：硬體描述語言介紹與延伸演練-3
第13週：設計範例延伸演練-1
第14週：設計範例延伸演練-2
第15週：設計範例延伸演練-3
第16週：專題製作延伸演練
第17週：期末複習
第18週：期末檢討與心得報告

成績及評量方式

期中檢討與心得報告：20%
期末檢討與心得報告：20%
隨堂演練：60%

證照、國家考試及競賽關係

本課程無證照、國家考試及競賽資料。

主要教材

1.參考自Altera及Terasic公司提供之資料(自製教材)
2.數位邏輯設計林銘波全華圖書(教科書)

參考資料

本課程無參考資料!

建議先修課程

本課程無建議先修課程

教師資料

教師網頁：http://www.cyut.edu.tw/~azongtsai/
E-Mail： azongtsai@cyut.edu.tw
Office Hour：

星期二,第3~4節,地點:L-740;
星期五,第3~4節,地點:L-740;
分機:7843

[關閉] [列印]

尊重智慧財產權，請勿不法影印。