

朝陽科技大學
109學年度第2學期教學大綱

當期課號	2652	中文科名	微處理機系統
授課教師	蔡文宗	開課單位	資訊與通訊系
學分數	3	修課時數	3
		開課班級	日間部四年制2年級 A班
修習別	專業必修		
類別	一般課程		

本課程培養學生下列知識：

本課程針對微處理機架構做整體的介紹，包括中央處理機簡介、記憶體單元架構、中斷控制的原理、學習程式語言知識、輸出輸入裝置的控制、並搭配實驗課程訓練學生。

- 1.瞭解中央處理機原理
- 2.熟悉記憶體單元架構
- 3.瞭解中斷程式原理
- 4.學習程式語言撰寫基礎
- 5.能使用程式控制基本輸出入裝置，如鍵盤與LED燈

This course gives an overview of microprocessor architecture, including central processor unit, memory unit, interrupt theory, knowledge of programming, input/output devices control, and with the experimental program to train students.

每週授課主題

- 第01週：課程說明與簡介
- 第02週：和平紀念日補假
- 第03週：微處理機系統與開發
- 第04週：開發板介紹與操作實驗
- 第05週：客製化微處理機實驗
- 第06週：開發環境與偵錯模式實驗
- 第07週：清明節補假
- 第08週：延遲、睡眠、與時間標籤實驗
- 第09週：期中專題展示與評分
- 第10週：邏輯分析儀教學與操作實驗
- 第11週：PIO控制器輸出入教學與控制實驗
- 第12週：軟體佇列程式撰寫教學與操作實驗
- 第13週：硬體緩衝器程式撰寫教學與控制實驗
- 第14週：中斷與輪詢程式撰寫教學與控制實驗
- 第15週：脈波寬度調變程式撰寫教學與控制實驗
- 第16週：學期實驗成績補救
- 第17週：端午節放假
- 第18週：期末專題展示與評分

成績及評量方式

- 期末專題提案：10%
期末專題展示：20%
學習評量單：30%
隨堂實驗：40%

證照、國家考試及競賽關係

本課程無證照、國家考試及競賽資料。

主要教材

- 1.最新計算機組織與結構,解名仁,新文京開發(其他)
- 2.參考自Altera及Terasic公司提供之資料(自製教材)

參考資料

本課程無參考資料!

建議先修課程

- 1.本課程預計為教育部109學年「大專校院教師教學實踐研究計畫」之實施課程
- 2.相關計畫內容請參考教育部教學實踐研究計畫網站

教師資料

教師網頁：<http://www.cyut.edu.tw/~azongtsai/>

E-Mail：azongtsai@cyut.edu.tw

Office Hour：

星期二,第3~4節,地點:L-740;

星期四,第3~4節,地點:L-740;

分機:

[\[關閉\]](#) [\[列印\]](#)

尊重智慧財產權，請勿不法影印。