

朝陽科技大學  
103學年度第1學期教學大綱

當期課號	2664	中文科名	超大型積體電路設計
授課教師	林進發	開課單位	資訊與通訊系
學分數	3	修課時數	3
		開課班級	日間部四年制3年級 A班
修習別	專業選修		
類別	一般課程		

本課程與系所培養學生核心能力關聯度	高度關聯	中高關聯	中度關聯	中低關聯	低度關聯
運用數學、科學及資通訊知識的能力。	✓				
設計與執行實驗及分析數據的能力。		✓			
執行資通訊工程實務所需技術與使用工具的能力。	✓				
設計資通訊應用系統及開發軟硬體的能力。			✓		
計畫管理、有效溝通及團隊合作的能力。			✓		
發掘、分析及解決問題的能力。			✓		
持續關切時事議題、瞭解科技發展對社會影響及自我學習的習慣與能力。				✓	
認知專業倫理與社會責任的重要性。					✓

**本課程培養學生下列知識：**

本課程針對超大型積體電路設計做整體的介紹，含半導體原理與製造、MOSFET元件、CMOS邏輯的實現與電路設計，並透過實際的晶片佈局與模擬訓練學生具有超大型積體電路設計的能力。

- 1.瞭解半導體的基本原理與製造
- 2.瞭解MOSFET元件
- 3.能進行CMOS電路設計
- 4.能進行IC晶片設計佈局與相關軟體操作

This course gives an overview of VLSI circuit design for students, including the manufacture of semiconductor, MOSFET, CMOS circuit design, chip layout and simulation to train students with the ability of the IC chip design.

**每週授課主題**

- 第01週：課程說明與介紹
- 第02週：超大型積體電路發展與產業現況
- 第03週：數位電路基本原理說明
- 第04週：MOSFET原理與製造
- 第05週：CMOS電路基本原理
- 第06週：Hspice模擬軟體 - CMOS電路量測
- 第07週：靜態CMOS電路設計
- 第08週：期中報告/小考
- 第09週：期中考
- 第10週：傳輸閘電路原理用設計
- 第11週：序向電路原理與設計 - 栓鎖與正反器
- 第12週：電路佈局介紹
- 第13週：動態電路原理
- 第14週：功率消耗分析
- 第15週：低功率電路設計技巧
- 第16週：電路設計範例 - 加法器/乘法器設計
- 第17週：期末報告
- 第18週：期末考

**成績及評量方式**

期中考：20%  
 期末考：30%  
 平時作業,小考,口頭報告及出席：50%

**證照、國家考試及競賽關係**

本課程無證照、國家考試及競賽資料。

## 主要教材

1. Jan M. Rabaey, A. Chandrakasan and B. Nikloic, "Digital Integrated Circuits," 2nd Edition.(教科書)

## 參考資料

本課程無參考資料!

## 建議先修課程

本課程無建議先修課程

## 教師資料

教師網頁：<http://www.cyut.edu.tw/~jflin/>

E-Mail：[jflin@cyut.edu.tw](mailto:jflin@cyut.edu.tw)

Office Hour：

星期三,第3~4節,地點:E-736;

星期四,第3~4節,地點:E-736;

分機:4811

[\[關閉\]](#) [\[列印\]](#)

尊重智慧財產權，請勿不法影印。