

朝陽科技大學 099學年度第2學期教學大綱  
Digital Logic Design Practice 數位邏輯設計實習

當期課號	2519	Course Number	2519
授課教師	林進發	Instructor	
中文課名	數位邏輯設計實習	Course Name	Digital Logic Design Practice
開課單位	資訊與通訊系(四日)一B	Department	
修習別	必修	Required/Elective	Required
學分數	1	Credits	1
課程目標	"本課程是利用CPLD/FPGA設計工具訓練學生基本數位邏輯電路設計。要達成這目標，學生將學習：1. 基本邏輯介紹。2. CPLD/FPGA設計工具介紹3. 組合電路設計4. 加法器與減法器5. 編碼器的設計與應用6. 振盪器7. 序向電路與計數器電路介紹8. 算術邏輯單元設計"	Objectives	"The goal of this course is to trains the students can understand basic digital logic design by using CPLD/FPGA design tool kit. To achieve the goal, students will learn 1. Introduction to basic logic gates. 2. Introduction to CPLD/FPGA design tool kit 3. Combining logic circuits. 4. Adders and Substraters. 5. Decoder designs and applications 6. Oscillator 7. Introduction to sequential circuits and counter circuits 8. Arithmetic and logic unit design "
教材	1. 上課講義	Teaching Materials	1. Lecture Note
成績評量方式	1.期中考(25%) 2.期末考(25%) 3.小考+作業(40%) 5.出席率(10%)	Grading	1. Midterm Exam (25%) 2. Final Exam (25%) 3. Quiz + project (40%) 5. Attendance (10%)
教師網頁	<a href="http://www.cyut.edu.tw/~jflin/">http://www.cyut.edu.tw/~jflin/</a>		
教學內容	1. 基本邏輯閘介紹 2. CPLD/FPGA介紹 3. 組合邏輯實驗 4. 加減法器設計 5. 解碼器與其應用 6. 振盪器 7. 序向電路 8. 算術與邏輯單元設計	Syllabus	Introduction to basic logic gates. 2. Introduction to CPLD/FPGA design tool kit 3. Combining logic circuits. 4. Adders and Substraters. 5. Decoder designs and applications 6. Oscillator 7. Introduction to sequential circuits and counter circuits 8. Arithmetic and logic unit design

尊重智慧財產權，請勿非法影印。