朝陽科技大學 097學年度第2學期教學大綱
Computer Organization & Architecture 計算機組織與結構

當期課號	2655	Course Number	2655
授課教師	陳伯岳	Instructor	CHEN,PO YUEH
中文課名	計算機組織與結構	Course Name	Computer Organization & Architecture
開課單位	資訊工程系(四日)二B	Department	
修習別	必修	Required/Elective	Required
學分數	3	Credits	3
課程目標	本課程主要講述計算機系統各單元架構運作情形。學生在完成本課程後，將可了解關於計算機系統以下幾個主題：1.記憶體 2. 輸入及輸出 3. 中央處理裝置4. 指令集5. 控制單元6. 精簡指令系統。	Objectives	The goal of this course is to provide the students with a basic knowledge of computer system. The students will realize the following computer system basics after finishing this course: 1. Memory, 2. I/O, 3. CPU, 4. Instruction set, 5. Control unit, 6. Reduced Instruction Set computer.
教材	Computer Organization and Design By David A. Patterson and John L. Hennessy 新月/東華 代理	Teaching Materials	Computer Organization and Design By David A. Patterson and John L. Hennessy
成績評量方式	小考 30% 期中考 30% 期末考 40%	Grading	Quiz 30% Midterm 30% Final 40%
教師網頁			
教學內容	1. MIPS 組合語言 2. 算術運算 3. 效能分析 4. CPU 架構 5. 管路化 6. 記憶體架構	Syllabus	1. MIPS Assembly Language 2. Arithmetic operations 3. Performance analysis 4. Architecture of CPU 5. Pipelining 6. Architecture of Memory

尊重智慧財產權，請勿非法影印。