朝陽科技大學 095學年度第2學期教學大綱
Integral Circuit Design 系統晶片設計

當期課號	7786	Course Number	7786
授課教師	陳宏達	Instructor	CHEN,HON DA
中文課名	系統晶片設計	Course Name	Integral Circuit Design
開課單位	資訊工程系碩士在職專班一A	Department	
修習別	選修	Required/Elective	Elective
學分數	3	Credits	3
課程目標	本課程在訓練學生如何使用電腦輔助設計軟体來設計積體電路佈局，進而能培養學生具有設計積体電路佈局的能力。	Objectives	This course is trained the student to use computer-aided design tools for the design of advanced FPGA system.
教材	NO	Teaching Materials	
成績評量方式	1.homework: 40% 2.exam.: 30% 2.project: 30%	Grading	1.homework: 40% 2.exam.: 30% 2.project: 30%
教師網頁	http://ip78.csie.cyut.edu.tw		
教學內容	第一章：Introduction to SOC Design 第二章：SOC Design Flow & Tools 第三章：Platforms Based SOC Design 第四章：Hardware/Software Co-design 第五章：Introduction to SIP Design 第六章：Embedded RTOS 第七章：Mixed-mode Design 第八章：SOC Testing & Verification 第九章：Case Study PDF created with pdfFactory trial version www.pdffactory.com	Syllabus	第一章：Introduction to SOC Design 第二章：SOC Design Flow & Tools 第三章：Platforms Based SOC Design 第四章：Hardware/Software Co-design 第五章：Introduction to SIP Design 第六章：Embedded RTOS 第七章：Mixed-mode Design 第八章：SOC Testing & Verification 第九章：Case Study PDF created with pdfFactory trial version www.pdffactory.com

尊重智慧財產權，請勿非法影印。