

朝陽科技大學 093學年度第2學期教學大綱
Special Topic on Signal Processing (II) 訊號處理專題(二)

當期課號	7707	Course Number	7707
授課教師	張原豪	Instructor	CHANG,YUEN HAW
中文課名	訊號處理專題(二)	Course Name	Special Topic on Signal Processing (II)
開課單位	資訊工程系碩士在職專班一A	Department	
修習別	選修	Required/Elective	Elective
學分數	2	Credits	2
課程目標	<p>本課程為實務課程，授課內容主要為將學生所學有關訊號處理的知識實際應用於語音及影像處理上。課程內容將講授包括-類比訊號、離散訊號、類比系統以及離散系統的時域表示法和頻域表示法。學生在完成本課程後，將可利用以下之基本原理：1. 內積和運算、2. 傅立葉轉換、3. 取樣原理、4. 數位濾波器原理等進行語音及影像處理。</p>	Objectives	<p>The goal of this course is to teach the students to implement the signal processing on image processing with speech processing. In this course the students will learn include the time domain and frequency domain of analog signal、discrete signal、analog system and discrete system. The students will realize the following basics after finishing this course: 1. the convolution theory, 2. the Fourier transform, 3. the sampling theory, 4. the application of digital filter theory. Finally, the students will use above knowledges to implement on image processing and speech processing.</p>
教材	CIC handout	Teaching Materials	
成績評量方式	project 60% homework 40%	Grading	project 60% homework 40%
教師網頁	-		
教學內容	<p>本課程由積體電路製程介紹,進而講解製程相對元件，元件相對佈局的關係，藉由實際的製程資料來說明積體電路設計與佈局設計的實現與考量，並搭配Cadence公司提供的Virtuoso Layout Editor與Diva軟體,來實習元件的佈局與佈局驗證，以期使學員具佈局概念與設計基礎。</p>	Syllabus	<ol style="list-style-type: none"> 1. Technology Introduction 2. Basic Layout Concept 3. Layout and Device 4. Layout Design Consideration 5. Layout Verification 6. Preparing Mask Tooling Form <p>Introduction to Layout Editor (Virtuoso) Lab</p>

尊重智慧財產權，請勿非法影印。