朝陽科技大學 093學年度第2學期教學大綱
Programmable IC Design 可程式積體電路設計

當期課號	2017	**Course Number**	2017
授課教師	陳伯岳	**Instructor**	CHEN,PO YUEH
中文課名	可程式積體電路設計	**Course Name**	Programmable IC Design
開課單位	資訊工程系(四日)二A	**Department**	
修習別	選修	**Required/Elective**	Elective
學分數	3	**Credits**	3
課程目標	本課程主要講述可程式積體電路的基本原理。並利用專題實作的過程，體驗整個可程式積體電路的設計流程。學生在完成本課程後，將可學習到以下之基本技能：1. 數位電路設計觀念、2. XILINX ISE 軟體操作、3. 硬體描述語言簡介、4. 專題實作。	**Objectives**	The goal of this course is to provide the students with a basic knowledge of FPGA design. By giving appropriate project assignments, the course helps the students experience the whole FPGA design flow. After finishing this course, the students may learn the following: 1. basic concepts for digital circuits design, 2. the application of XILINX ISE, 3. a brief introduction to VHDL, and 4. projects implementation.
教材	Xilinx FPGA 數位邏輯設計 鍾明政吳金勇編著 長高圖書公司	**Teaching Materials**	
成績評量方式	期中專題 20% 期中考 20% 期末專題 30% 期末考 30%	**Grading**	midterm project 20% midterm exam 20% final project 30% final exam 30%
教師網頁	-		
教學內容	使用Xilinx Foundation搭配XCS4005模擬板 實際製作各式數位電路	**Syllabus**	Digital circuit design using Xilinx Foundation software and XCS4005 download boards.

尊重智慧財產權，請勿非法影印。