朝陽科技大學 093學年度第1學期教學大綱
Computer Organization & Architecture 計算機組織與結構

當期課號	2167	Course Number	2167
授課教師	陳青文	Instructor	CHEN,CHING WEN
中文課名	計算機組織與結構	Course Name	Computer Organization & Architecture
開課單位	資訊工程系(四日)二B	Department	
修習別	必修	Required/Elective	Required
學分數	3	Credits	3
課程目標	本課程主要講述計算機系統各單元架構運作情形。學生在完成本課程後，將可了解關於計算機系統以下幾個主題：1.記憶體 2. 輸入及輸出 3. 中央處理裝置4. 指令集5. 控制單元6. 精簡指令系統。	Objectives	The goal of this course is to provide the students with a basic knowledge of computer system. The students will realize the following computer system basics after finishing this course: 1. Memory, 2. I/O, 3. CPU, 4. Instruction set, 5. Control unit, 6. Reduced Instruction Set computer.
教材	教科書：Computer Organization and Design: The Hardware/Software Interface, 2nd. Ed. 作者：P.A. Patterson and J.L. Hennessy 出版社：Morgan Kaufmann, 1998.	Teaching Materials	
成績評量方式	Middle Term: 30% Final Term: 30% Homework: 30% Others: 10%	Grading	Middle Term: 30% Final Term: 30% Homework: 30% Others: 10%
教師網頁	_		
教學內容	本課程旨在介紹計算機系統的基本構造及相關理論，使學生了解計算機系統的設計原理。 其內容包含有： 效能的定義 指令集 算術運算器 管線化處理器設計 記憶體階層 I/O架構 	Syllabus	The purpose of the course is to introduce the concepts that are the basis for current computers In this course we will cover the following topics: the role of performance instruction sets computer arithmetic processor and pipelining memory hierarchies input/output architectures

尊重智慧財產權，請勿非法影印。