

朝陽科技大學 092學年度第1學期教學大綱
Integral Circuit Design 系統晶片設計

當期課號	7319	Course Number	7319
授課教師		Instructor	
中文課名	系統晶片設計	Course Name	Integral Circuit Design
開課單位	網路與通訊研究所碩士班二A	Department	
修習別	選修	Required/Elective	Elective
學分數	3	Credits	3
課程目標	培育積體電路晶片及系統設計人才，提昇積體電路晶片及系統設計技術，強化學生積體電路晶片及系統設計能力。主要任務包括：晶片製作及測試，設計技術研發等。內容包括：Cell-Based IC Design、Full-Custom IC Design、RF IC Design、FPGA/CPLD Design及IC Testing等。	Objectives	Cell-based Chip Design Concepts, Verilog Hardware Description Language, Logic Synthesis, Hspice, Layout Implementation, Nyquist-Rate A/D Converter Design, RF CMOS IC Design Flow
教材		Teaching Materials	
成績評量方式		Grading	
教師網頁	-		
教學內容	積體電路設計之研究以解決或開發特殊效能電路或特殊模組之電路設計技術為主，本課程主要以概略性介紹以下特殊效能電路： (1)類比電路 (a)高速ADC／高bit數ADC (b)Mixed Mode電路 (c)類比濾波電路 (2)BiCMOS／GaAs電路 (3)數位電路 (a)低／高功率電路設計 (b)低電壓電路 (4)SOC	Syllabus	本課程主要以概略性介紹以下特殊效能電路： (1)類比電路 (a)高速ADC／高bit數ADC (b)Mixed Mode電路 (c)類比濾波電路 (2)BiCMOS／GaAs電路 (3)數位電路 (a)低／高功率電路設計 (b)低電壓電路 (4)SOC

尊重智慧財產權，請勿非法影印。