朝陽科技大學 091學年度第1學期教學大綱
Special Topic on Integrated Circuit (Ⅲ) 積體電路專題(三)

當期課號	7409	Course Number	7409
授課教師	余昌峰	Instructor	YU,CHANG FENG
中文課名	積體電路專題(三)	Course Name	Special Topic on Integrated Circuit (Ⅲ)
開課單位	資訊工程系碩士班二A	Department	
修習別	選修	Required/Elective	Elective
學分數	2	Credits	2
課程目標	1.本專題在介紹使用電腦輔助工具針對積體電路進行分析與設計,並藉此作爲研究之基礎. 2.內容以Cadence環境中的Hspice爲主: 介紹Cadence工作站及環境操作,設計流程,電路之描述分析,MOS電晶體設計使用,Hspice模擬及路徑分析.	Objectives	1. This course presents the analysis and design of integrated circuits via CAD tool,and then it will be the research basis. 2. Hspice Content: Introduction to workstation and cadence design environment (design flow overview), Circuit description and analysis, MOS design of a selected example, Hspice simulation and critical path analysis.
教材		Teaching Materials	
成績評量方式		Grading	
教師網頁	_		
教學內容		Syllabus	

尊重智慧財產權，請勿非法影印。