

**朝陽科技大學 091學年度第1學期教學大綱**  
**Special Topic on Integrated Circuit(I) 積體電路專題(一)**

當期課號	7391	Course Number	7391
授課教師	張原豪	Instructor	CHANG,YUEN HAW
中文課名	積體電路專題(一)	Course Name	Special Topic on Integrated Circuit(I)
開課單位	資訊工程系碩士班一A	Department	
修習別	選修	Required/Elective	Elective
學分數	2	Credits	2
課程目標	1.本專題在介紹使用電腦輔助工具針對積體電路進行分析與設計,並藉此作為研究之基礎. 2.內容以Cadence環境中的Hspice為主: 介紹Cadence工作站及環境操作,設計流程,電路之描述分析,MOS電晶體設計使用,Hspice模擬及路徑分析.	Objectives	1. This course presents the analysis and design of integrated circuits via CAD tool, and then it will be the research basis. 2. Hspice Content: Introduction to workstation and cadence design environment (design flow overview), Circuit description and analysis, MOS design of a selected example, Hspice simulation and critical path analysis.
教材		Teaching Materials	
成績評量方式		Grading	
教師網頁	-		
教學內容	1.奠定同學基礎物理能力,培養同學敏銳的觀察理解力 2.上半學期以電學為主,主要內容包含有電荷,庫倫定理,	Syllabus	

尊重智慧財產權，請勿非法影印。